

Logik des RAM-Monitors

IC 7B	IC 7A		Normal-Mode AC1
X2	X1	CPM	nach Einschalten oder Reset
low	low	low	OR-Funktion
/X2	/X1	/CPM	
high	high	high	AND-Funktion

IC 7B	IC 7A		CP/M-Mode AC1
X2	X1	CPM	/IOSEL7 aktiv
low	high	high	OR-Funktion
/X2	/X1	/CPM	
high	low	low	AND-Funktion

IC 7B	IC 7A		RAM-Monitor AC1
X2	X1	CPM	/IOSEL5 aktiv
high	low	high	OR-Funktion
/X2	/X1	/CPM	
low	high	low	AND-Funktion

IC 7B	IC 7A		Unzulässig!
X2	X1	CPM	AC1 stürzt ab!
high	high	high	OR-Funktion
/X2	/X1	/CPM	
low	low	low	AND-Funktion

OR-Funktion mit 2 NOR-Gatter, 1/2 74LS02

AND-Funktion mit 2 NAND-Gatter, 1/2 74LS00