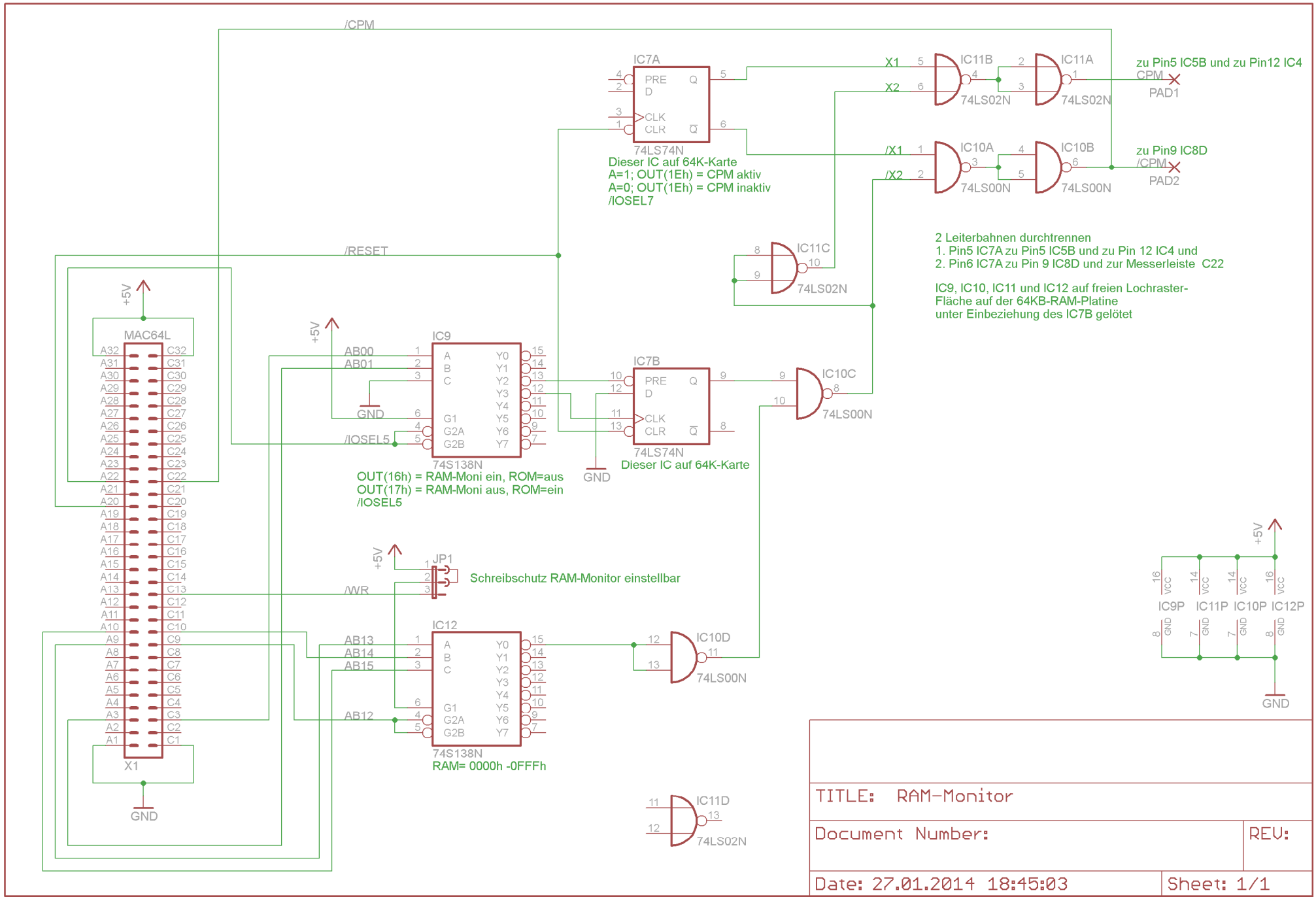
/CPM
/RESET
IC7A
PRE
D
CLK
CLR
Q
Q̄
74LS74N
Dieser IC auf 64K-Karte
A=1; OUT(1Eh) = CPM aktiv
A=0; OUT(1Eh) = CPM inaktiv
/IOSEL7
X1
X2
/X1
/X2
IC11B
IC11A
IC10A
IC10B
IC11C
74LS02N
74LS00N
zu Pin5 IC5B und zu Pin12 IC4
CPM
PAD1
zu Pin9 IC8D
/CPM
PAD2
2 Leiterbahnen durchtrennen
1. Pin5 IC7A zu Pin5 IC5B und zu Pin 12 IC4 und
2. Pin6 IC7A zu Pin 9 IC8D und zur Messerleiste C22
IC9, IC10, IC11 und IC12 auf freien Lochraster-
Fläche auf der 64KB-RAM-Platine
unter Einbeziehung des IC7B gelötet
+5V
MAC64L
X1
GND
AB00
AB01
/IOSEL5
IC9
A
B
C
G1
G2A
G2B
Y0
Y1
Y2
Y3
Y4
Y5
Y6
Y7
74S138N
OUT(16h) = RAM-Moni ein, ROM=aus
OUT(17h) = RAM-Moni aus, ROM=ein
/IOSEL5
IC7B
74LS74N
Dieser IC auf 64K-Karte
IC10C
74LS00N
JP1
Schreibschutz RAM-Monitor einstellbar
/WR
AB13
AB14
AB15
AB12
IC12
74S138N
RAM= 0000h -0FFFh
IC10D
IC11D
IC9P
IC11P
IC10P
IC12P
VCC
TITLE: RAM-Monitor
Document Number:
REV:
Date: 27.01.2014 18:45:03
Sheet: 1/1